

# 産学官金連携フェア2019みやぎ ビジネスマッチング展示会・商談会 技術シーズ公開シート[大学・高専]

## アピール

地域・地元企業の皆様との新たなコラボレーションの機会を楽しみにしています

## ブース番号78

### テーマ

CIESの目指す地域連携活動

### 学校・各部学科名

東北大学 国際集積エレクトロニクス研究開発センター

### 研究室名

## 技術シーズの概要

### どんなシーズか？

CMOS/スピントロニクスデバイス、3D構造シリコンデバイス、IoTエッジコンピューティングデバイス、脳型不揮発IC、知的コンピューティングシステム、等のIoTエレクトロニクスと、GaN/Siパワーデバイス、低損失ハイブリッドパワー集積デバイス、高効率パワーエレクトロニクス、革新的パワーマネジメントシステム、等を含むカーエレクトロニクス

### 想定する市場は？

MRAMを含む不揮発メモリ・ロジック市場、GaNを含むパワーデバイス市場、AIチップ市場

### 特許の有無

特許5737525号をはじめとする多数の特許を所有

## 出展ニーズは？

材料、プロセス、デバイス、集積回路から、製造装置、評価装置、システムまでの川上から川下までの全ての研究領域をカバーするCIESと共同研究を希望する地域・地元企業

## 連絡先

### 所属部署

東北大学 国際集積エレクトロニクス研究開発センター 戦略企画部門

### 役職・担当者名

部門長・教授 溝本 安展

### 住所

〒980-8572 宮城県仙台市青葉区荒巻字青葉468-1

### TEL

022-796-3406

### FAX

022-796-3432

### URL

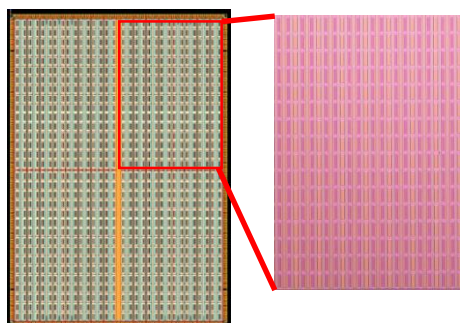
<http://www.cies.tohoku.ac.jp>

### E-Mail

[support-office@cies.tohoku.ac.jp](mailto:support-office@cies.tohoku.ac.jp)

## 高速動作128Mb STT-MRAM

100Mb超密度での世界最高  
書込速度性能の達成



## STT-MRAM向けメモリLSIテスター

アドバンテスト・東京精密・日本マイクロニクス・  
東栄科学産業との産学共同研究

